**Travail de diplôme 1811x\_Ticketing**

Procès-verbal - du 31.08.2018

Présents

* M. Philippe Bovey
* M. David Martins

État des lieux

* Schéma terminé de la carte maitre et de la carte esclave terminée
* Conception des boitiers commencés

Problèmes rencontrés

* Possible problèmes au niveau de l'utilisation de l'oscillateur interne de mes microprocesseurs, peurs qu'ils ne soient pas assez précis pour la communication RS232.

Solutions proposées

* Mettre l'emplacement pour accueillir un quartz sur le PCB, et si besoin le monter

Décisions prises

* Boitier produit à l'ETML à l'aide l'imprimante 3D
* 2 microcontrôleurs différents, un petit 28 pattes pour le module esclave et un plus grand pour le module maitre. Comme le module esclave sera produit en plus grande quantité que le maitre, il est intéressant de diminuer les couts du module esclave.

Suite du projet / objectifs - jusqu’au vendredi 7 septembre

* Finir les boitiers et au moins produire les versions de test.
* Vérifier si la puissance dissipée par mon alimentation ne dépasse la puissance max que peut dissiper le boitier choisi.
* Commencer et finir les PCBs

Prochaine réunion:

Vendredi 07.09.2018, 9h00, R110

Destinataires de ce PV

Lausanne le 03.09.2018

David Martins Fernandes